



H-17

03 CD  
7217/64198

#4

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Applicant : Yoshio Ochiai et al.  
Serial No.: 09/811,847  
Filed : March 19, 2001  
For : CONNECTOR, MULTI-CHANNEL AUDIO SYSTEM  
ELECTRONIC APPARATUS, AND CABLE FOR CONNECTION  
Attention : Customer Service Center  
Initial Patent Examination Division

I hereby certify that this paper is being  
deposited this date with the U.S. Postal  
Service in first class mail addressed to  
Assistant Commissioner for Patents,  
Washington, D.C. 20231.

Jay H. Maioli  
Reg.No. 27,213

Date  
June 18, 2001

June 18, 2001  
1185 Avenue of the Americas  
New York, NY 10036  
(212) 278-0400

SUBMISSION OF PRIORITY DOCUMENTS AND CLAIM FOR CONVENTION  
PRIORITY

Hon. Commissioner of Patents and Trademarks  
Washington, D.C. 20231

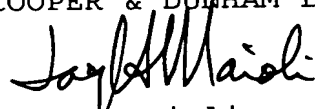
Sir:

Applicant hereby claims priority under 35 USC 119 of  
earlier-filed application(s) number 2000-078460 and 2000-  
143815 filed March 21, 2000 and May 16, 2000, respectively, in  
the Japanese Patent Office.

Submitted herewith are certified copies of the  
above -identified Japanese Patent applications.

Respectfully submitted,

COOPER & DUNHAM LLP

A handwritten signature in black ink, appearing to read "Jay H. Maioli". The signature is written in a cursive, flowing style.

Jay H. Maioli  
Reg. No. 27,213

File: 7217/64198  
JHM:jg  
Enc.

CERTIFIED COPY OF  
PRIORITY DOCUMENT

2000/3/31/847

SO1P0747000



日 本 国 特 許 庁  
PATENT OFFICE  
JAPANESE GOVERNMENT

別紙添付の書類に記載されている事項は下記の出願書類に記載されて  
いる事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed  
with this Office.

出 願 年 月 日  
Date of Application:

2000年 3月21日

出 願 番 号  
Application Number:

特願2000-078460

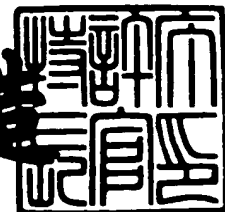
出 願 人  
Applicant (s):

ソニー株式会社

2001年 3月30日

特許庁長官  
Commissioner,  
Patent Office

及 川 耕 造



【書類名】 特許願

【整理番号】 0000239101

【提出日】 平成12年 3月21日

【あて先】 特許庁長官殿

【国際特許分類】 G11B 19/00

【発明者】

    【住所又は居所】 東京都品川区北品川 6 丁目 7 番 3 5 号 ソニー株式会社  
                                内

    【氏名】 落合 義雄

【発明者】

    【住所又は居所】 東京都品川区北品川 6 丁目 7 番 3 5 号 ソニー株式会社  
                                内

    【氏名】 品川 泰史

【発明者】

    【住所又は居所】 東京都品川区北品川 6 丁目 7 番 3 5 号 ソニー株式会社  
                                内

    【氏名】 齋藤 浩二

【特許出願人】

    【識別番号】 000002185

    【氏名又は名称】 ソニー株式会社

    【代表者】 出井 伸之

【代理人】

    【識別番号】 100080883

    【弁理士】

    【氏名又は名称】 松隈 秀盛

    【電話番号】 03-3343-5821

【手数料の表示】

    【予納台帳番号】 012645

    【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9707386

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 情報再生装置

【特許請求の範囲】

【請求項 1】 本体に対して着脱可能に設けられ、所定の圧縮動画ファイルデータを電氣的に記録した板状記録媒体と、

上記本体に設けられ、上記圧縮動画ファイルデータを読み出して伸張処理を施す伸張手段と、

上記本体に設けられ、上記伸張された再生画像データを所定の出力方式の画像データに変換する変換手段と、

上記本体または外部に設けられ、上記出力方式の画像データを所定表示領域に表示する表示手段と、

上記画像データを上記圧縮動画ファイルデータに基づいて所定単位毎に繰り返し再生する制御手段とを備えた情報再生装置。

【請求項 2】 請求項 1 記載の情報再生装置において、

上記板状記録媒体は不揮発性メモリであることを特徴とする情報再生装置。

【請求項 3】 請求項 1 記載の情報再生装置において、

上記板状記録媒体は、上記本体の動作を制御する制御プログラムを上記本体に対して更新可能に記録することを特徴とする情報再生装置。

【請求項 4】 請求項 3 記載の情報再生装置において、

上記本体は、上記制御プログラムを実行することにより、任意の動作状態を上記表示手段に画像表示することを特徴とする情報再生装置。

【請求項 5】 請求項 4 記載の情報再生装置において、

上記動作状態の画像表示は、所定の文字データを画像データに合成させて行うことを特徴とする情報再生装置。

【請求項 6】 請求項 3 記載の情報再生装置において、

上記本体は、上記制御プログラムを実行することにより、上記本体に有しない制御指令を実行することを特徴とする情報再生装置。

【請求項 7】 請求項 1 記載の情報再生装置において、

複数の上記画像データを再生する順序を予め設定する設定手段を設け、任意の

順序で複数の上記画像データを再生することを特徴とする情報再生装置。

【請求項 8】 請求項 1 記載の情報再生装置において、

上記画像データを再生する開始および終了時間を予め設定するタイマー手段を設け、任意の時間で上記画像データを再生することを特徴とする情報再生装置。

【請求項 9】 請求項 1 記載の情報再生装置において、

上記圧縮動画ファイルデータを一時的に記憶する一時記憶手段を設け、上記圧縮動画ファイルデータを上記板状記録媒体からリアルタイムで読み出して、上記圧縮動画ファイルデータを上記一時記憶手段に一時的に記憶した後に上記画像データを再生することを特徴とする情報再生装置。

【請求項 10】 請求項 1 記載の情報再生装置において、

上記本体または外部に音声データを再生するスピーカを設け、

上記板状記録媒体は圧縮音声ファイルデータを電氣的に記録し、

上記伸張手段は上記圧縮音声ファイルデータを読み出して伸張処理を施し、

上記変換手段は上記伸張された再生音声データを所定の出力方式の音声データに変換することを特徴とする情報再生装置。

【請求項 11】 請求項 1 記載の情報再生装置において、

複数の上記板状記録媒体を上記本体に対して着脱可能に設け、複数の上記板状記録媒体に記録された上記圧縮画像ファイルデータを交互に読み出して上記画像データを連続して再生することを特徴とする情報再生装置。

【請求項 12】 請求項 1 記載の情報再生装置において、

上記圧縮画像ファイルデータに板状記録媒体識別符号の格納領域を設け、上記制御手段に本体識別符号の記憶手段を設け、上記板状記録媒体識別符号と上記本体識別符号とが一致したときに、上記板状記録媒体から上記圧縮動画ファイルデータを読み出して、上記画像データを再生することを特徴とする情報再生装置。

【請求項 13】 請求項 12 記載の情報再生装置において、

上記本体識別符号は書き換え可能であることを特徴とする情報再生装置。

【請求項 14】 請求項 13 記載の情報再生装置において、

上記本体識別符号の書き換えは、上記本体に装着された上記板状記録媒体を用いて行われることを特徴とする情報再生装置。

【請求項 1 5】 請求項 1 3 記載の情報再生装置において、

上記本体識別符号の書き換えは、上記本体識別符号の記憶手段に対する切り替えスイッチを用いて行われることを特徴とする情報再生装置。

【発明の詳細な説明】

【0 0 0 1】

【発明の属する技術分野】

本発明はファイルが記憶される記録媒体に記憶されたファイルの再生を行うことのできる情報再生装置に関するものである。

【0 0 0 2】

【従来の技術】

近年、例えばフラッシュメモリなどの固体記憶素子を搭載した小型の記録媒体を形成し、専用のドライブ装置や、或いはドライブ装置をオーディオ／ビデオ機器、情報機器などに内蔵して、コンピュータデータ、画像データ、音声データなどを記憶できるようにするものが開発されている。

【0 0 0 3】

【発明が解決しようとする課題】

ところが、記録媒体として上述したフラッシュメモリを用いた機器においては、フラッシュメモリに静止画情報を記憶し、この静止画情報を再生するのみであって、フラッシュメモリに動画情報を記憶し、この動画情報を再生することはできないという不都合があった。

【0 0 0 4】

また、記録媒体としてテープを用いた機器では、テープに経年変化による劣化が発生し、また、テープ上に連続記録するため記録開始点と記録終了点の概念があるため、検索時には巻き戻しの動作が必要となるという不都合があった。

【0 0 0 5】

また、記録媒体としてテープやビデオコンパクトディスク（ビデオCD）を用いた機器では、情報が磁氣的記録されていて、専用の磁気記録ヘッドが必要であると共に、その再生のために可動構造の機構部を有するため、使用による機構部の劣化が発生するという不都合があった。



【 0 0 0 6 】

さらに、記録媒体としてテープやビデオCDを用いた機器では、記録媒体の体積が大きいため、保管するために広い空間を要する他、機器本体もこれに応じた大きさが必要となることから、装置が大型化するという不都合があった。

【 0 0 0 7 】

本発明はこのような要望に応じて、装置の小型化および再生データの信頼性の向上を図ることを課題とする。

【 0 0 0 8 】

【課題を解決するための手段】

本発明の情報再生装置は、本体に対して着脱可能に設けられ、所定の圧縮動画ファイルデータを電氣的に記録した板状記録媒体が設けられる。

【 0 0 0 9 】

さらに、情報再生装置は、本体に設けられ、圧縮動画ファイルデータを読み出して伸張処理を施す伸張手段と、本体に設けられ、伸張された再生画像データを所定の出力方式の画像データに変換する変換手段と、本体または外部に設けられ、出力方式の画像データを所定表示領域に表示する表示手段と、画像データを圧縮動画ファイルデータに基づいて所定単位毎に繰り返し再生する制御手段とを備えている。

【 0 0 1 0 】

このような情報再生装置によれば以下のような作用をする。

制御手段は、板状記録媒体内に記録されている圧縮画像データおよび圧縮音声データを読み出す。読み出された圧縮画像データおよび圧縮音声データは、伸張手段に供給される。伸張手段は、圧縮画像データを伸張処理して再生された画像データを生成し、圧縮音声データを伸張処理して再生された音声データを生成する。

【 0 0 1 1 】

伸張手段で生成された再生された画像データは変換手段に供給され、変換手段はコンポジット信号のビデオ出力信号を出力する。また、伸張手段で生成された再生された音声データは変換手段に供給され、変換手段はアナログ信号のオーディオ

ィオ出力信号を出力する。

【 0 0 1 2 】

コンポジット信号のビデオ出力信号は表示手段に供給され画像表示される。再生画像は制御手段により圧縮動画ファイルデータに基づいて所定単位毎に繰り返し再生される。

【 0 0 1 3 】

【発明の実施の形態】

以下、本発明の実施の形態について説明する。なお、実施の形態としての記憶媒体は板状の外形形状を有する板状半導体メモリとし、また本発明の情報再生装置は、板状半導体メモリに対して圧縮画像ファイルの繰り返し再生を行うことができるものである。

【 0 0 1 4 】

〔情報再生装置の構成〕

図 1 で本実施の形態の情報再生装置の構成を説明する。

図 1 は、後述する板状半導体メモリに対応してデータの読出・表示を行うことの出来る情報再生装置 1 の外観を示している。この図に示す情報再生装置 1 と板状半導体メモリ 2 とにより、情報再生システムが構成される。

【 0 0 1 5 】

板状半導体メモリ 2 は、情報再生装置 1 の例えば上端面に設けられた着脱機構部にその端子部が接合することにより装着される。

【 0 0 1 6 】

情報再生装置 1 は、薄板状に形成され、前面に画像表示用の LCD ( L i q u i d C r y s t a l D i s p l a y ) 3 が設けられ、端部にスピーカ 4 が設けられ、他の端面には外部出力端子 5 が設けられる。

【 0 0 1 7 】

図 1 は、情報再生装置 1 に LCD 3 およびスピーカ 4 が一体に設けられている例を示すが、これに限らず、LCD およびスピーカを外部に設け、外部出力端子 5 からケーブルを介して外部の LCD およびスピーカと情報再生装置 1 とを接続しても良い。なお、LCD 3 は、例えば、4 インチ型が用いられる。

## 【 0 0 1 8 】

なお、情報再生装置 1 が、板状半導体メモリ 2 からの繰り返し読出の対象として扱うことのできる主データの種類の多様であり、例えば圧縮動画データ、音声データ（以下、ボイスデータ）、HiFiオーディオデータ（以下、音楽用データ）、制御用データなどがある。また、これに限らず、静止画データでも良い。

## 【 0 0 1 9 】

本例では、説明の簡略化のため、主データとしての圧縮動画データ、圧縮音声データ（ボイスデータともいう）を再生するシステムとして説明していくが、情報再生装置 1 内に、静止画、音楽等のデータの入出力系／処理系を備えることにより、これらのデータファイルの再生システムとできることはいうまでもない。

## 【 0 0 2 0 】

上述した本実施の形態の情報再生装置によれば、板状半導体メモリを用いて、圧縮画像データとして広告動画データの繰り返し再生を行うことができ、さらに、後述するように、特定の装置に対するデータや制御プログラムの入れ替えを行うことが可能となる。

## 【 0 0 2 1 】

図 2 は、情報再生装置の構成を示すブロック図である。

図 2 において、情報再生装置 1 は、圧縮動画データおよび圧縮音声データを記憶した板状半導体メモリ 2 と、制御を行うマイクロコンピュータ 6 と、圧縮動画データおよび圧縮音声データを伸張処理して画像データおよび音声データを生成する MPEG (Moving Picture Experts Group) デコーダ 7 と、画像データを NTSC (National Television System Committee) 方式にエンコードして R (赤), G (緑), B (青) のビデオ出力信号 VO を出力する NTSC エンコーダ 8 と、音声データをアナログに変換してオーディオ出力信号 AO を出力する D/A (Digital to Analog) コンバータ 9 とを有して構成される。

## 【 0 0 2 2 】

このように構成された情報再生装置は、以下のような動作をする。

図 2 において、マイクロコンピュータ 6 は、板状半導体メモリ 2 内に記録され

ている圧縮画像データおよび圧縮音声データを読み出す。読み出された圧縮画像データおよび圧縮音声データは、MPEGデコーダ7に供給される。MPEGデコーダ7は、圧縮画像データを伸張処理して再生された画像データを生成し、圧縮音声データを伸張処理して再生された音声データを生成する。

#### 【0023】

MPEGデコーダ7で生成された再生された画像データはNTSCエンコーダ8に供給され、NTSCエンコーダ8はコンポジット信号のビデオ出力信号VOを出力する。また、MPEGデコーダ7で生成された再生された音声データはD/Aコンバータ9に供給され、D/Aコンバータ9はアナログ信号のオーディオ出力信号AOを出力する。

#### 【0024】

図3は、情報再生装置の詳細な構成を示すブロック図である。

図3において、情報再生装置1は、本体部10と、出力ユニット30とを有して構成される。なお、図3においては、図2に示した構成の他の構成を主に説明する。既に図2に説明した部分は省略する。

#### 【0025】

本体部10は、制御データおよび制御プログラムが格納されるフラッシュROM (Read Only Memory) 11と、板状半導体メモリ2から読み出したデータを整理するためのSRAM (Static Random Access Memory) 12と、SRAM12に記憶されたデータの読み出しのタイミングを調整するロジック回路13と、8ビットバス19とを有して構成される。

#### 【0026】

また、本体部10は、MPEGデコーダ7の内部にメニュー表示用などの文字データを生成するOSD (On Screen Display) 出力部14と、MPEGデコーダ7の処理のためのSDRAM (Synchronous Dynamic RAM) 15とを有して構成される。

#### 【0027】

また、本体部10は、NTSCエンコーダ8用の動作周波数27MHzを生成

するVCO (Voltage Control Oscillator: 電圧制御発振器) 16と、NTSCエンコーダ8からの出力を所定レベルに増幅してビデオ出力信号VOを出力するアンプ17と、D/Aコンバータ9の出力に含まれるノイズを除去するLPF (Low Pass Filter: 低域通過フィルタ) 18とを有して構成される。

## 【0028】

また、本体部10は、外部のリモートコントローラからの赤外線制御信号を受信して所定の制御信号をマイクロコンピュータ6に供給するリモートコマンド20と、マイクロコンピュータ6に対して後述する識別符号を設定を入力可能な8ビットスイッチ21と、設定される識別符号データを不揮発記憶可能なEEPROM (Electrical Erasable Programmable Read Only Memory) 22とを有して構成される。

## 【0029】

また、本体部10は、マイクロコンピュータ6の内部に板状半導体メモリ2とのインターフェースを行う板状半導体メモリ用ドライバ27を有して構成される。

## 【0030】

また、本体部10は、マイクロコンピュータ6にタイマー動作をさせるためのタイマーユニット23を有して構成される。タイマーユニット23は、タイマー動作の設定をするタイマーIC24と、放電時間が比較的長く3日間電圧を蓄積可能な電気2重層コンデンサC25と、電流逆流防止用のダイオード26とを有して構成される。

## 【0031】

また、出力ユニット30は、ビデオ出力信号VOに基づいてLCD3の表示動作のための駆動信号を供給するドライバ31と、LCD3の表示タイミングを制御するための同期信号等を供給するコントローラ32とを有して構成される。

## 【0032】

また、出力ユニット30は、マイクロコンピュータ6からの制御に基づいてオーディオ出力信号AOの出力レベルを調整する電子ボリューム34と、レベル調

整されたオーディオ出力信号を所定増幅率に増幅するアンプ 3 3 とを有して構成される。

#### 【 0 0 3 3 】

なお、タイマーユニット 2 3 および出力ユニット 3 0 は、選択的に設けないようにして構成することも可能である。なお、この場合には、出力ユニット 3 0 の代わりに、外部出力端子 5 からケーブルを介して外部のモニタ及びスピーカと本体部 1 0 とを接続する。

#### 【 0 0 3 4 】

また、情報再生装置の電源電圧は、以下のようにして生成する。まず、AC ( Alternating Current ) コンバータを介して交流 1 0 0 ボルト電圧を直流 6 ボルト電圧に変換して、さらに、6 ボルト電圧を電圧レギュレータを用いて 2 . 5 ボルト電圧および 5 ボルト電圧に降下させ、また、6 ボルト電圧を D / D ( Direct Current to Direct Current : 直流間 ) コンバータを用いて 3 . 3 ボルト電圧に降圧し、また 1 2 ボルト電圧および 1 5 ボルト電圧に昇圧させる。

#### 【 0 0 3 5 】

例えば、2 . 5 ボルト電圧および 3 . 3 ボルト電圧は MPEG デコーダ 7 に用い、3 . 3 ボルト電圧はマイクロコンピュータ 6 に用い、5 ボルト電圧は電気 2 重層コンデンサ 2 5、アンプ 1 7、2 3 および LPF 1 8 に用い、1 2 ボルト電圧および 1 5 ボルト電圧は LCD 3 に用いられる。

#### 【 0 0 3 6 】

図 4 は、OSD デコーダの出力部を示す図である。

図 4 において、OSD 出力部 1 4 は、入力データ ID をデコードしてメニュー画面などの文字データの OSD データ OD を生成する OSD デコーダ 4 0 と、OSD データ OD と画像伸張処理された再生画像データ VD とを合成処理するビデオミキサー 4 1 と、合成ビデオデータ VM を出力する出力端子 4 2 とを有して構成される。

#### 【 0 0 3 7 】

このようにして、再生画像データにメニュー画面などの OSD データを合成し

てLCD 3に表示可能に出力することができる。

【0038】

また、これに限らず、OSD出力部14をMPEGデコーダ7内に設けることなく、再生画像データに外部から供給されるOSDデータを合成して出力するように構成しても良い。

【0039】

以下、図5～図7を用いて、上述した情報再生装置の各部の動作を説明する。

図5は、再生データの転送タイミングの調整部を示す図である。

図5において、マイクロコンピュータ6は、板状半導体メモリ2内に記録されている圧縮された画像データおよび音声データを読み出す。なお、板状半導体メモリ2からの読み出しの転送レートは、例えば、512バイト単位で、2.45メガバイト/秒である。また、板状半導体メモリ2内に記録されている圧縮された画像データおよび音声データの読み出しは、3線シリアル方式により行われる。

【0040】

読み出された圧縮された画像データおよび音声データは、一旦SRAM12へ格納される。これにより、一旦SRAM12へデータが格納された後は、板状半導体メモリ2を情報再生装置1の着脱機構から抜き出しても再生動作を続行することができる。なお、SRAM12は、板状半導体メモリ2に格納された圧縮された画像データおよび音声データを格納するに十分な記憶容量が必要とされるが、記憶容量はデータ量に応じて任意に選択すればよい。

【0041】

次に、SRAM12に書き込まれた圧縮された画像データおよび音声データは、マイクロコンピュータ6により読み出され、MPEGデコーダ7へ転送される。

このデータ転送の際に、ロジック回路13により、マイクロコンピュータ6とMPEGデコーダ7との間のデータ転送のタイミングが調整される。

【0042】

具体的には、マイクロコンピュータのクロックは20MHz、処理データは1

6ビットであるのに対して、MPEGデコーダ7のクロックは100MHz、処理データは8ビットである。従って、マイクロコンピュータ6とMPEGデコーダ7との間の1回のデータ転送に対して、MPEGデコーダ7からマイクロコンピュータ6へ2回データを戻す必要がある。

## 【0043】

このため、転送するデータを保持するためのラッチ50と、データを戻すためのゲート51と、ラッチ50の保持および出力のタイミングを合わせるIC(Integrated Circuit)53と、ゲート51出力のタイミングを合わせるIC52とが設けられている。

## 【0044】

MPEGデコーダ7では、MPEG1フォーマットで圧縮された画像データおよび音声データが伸張処理される。このMPEGデコーダ7で伸張処理するためのマクロコードは、フラッシュROM11に書き込まれており、電源投入時にマイクロコンピュータ6がこのマクロコードを読み出してMPEGデコーダ6の制御を行っている。このマクロコードは、再生装置における「PLAY(再生)」に相当する動作をさせるためのコードである。

## 【0045】

図6は、オーディオおよびビデオ出力部を示す図である。

図6において、MPEGデコーダ7で伸張処理された画像データは8ビットパラレルデータとして、NTSCエンコーダ8に供給され、R、G、Bのコンポジット信号に変換されて、ビデオ出力信号VOとして出力される。

## 【0046】

また、MPEGデコーダ7で伸張処理された音声データは、D/Aコンバータ9へ供給され、クロック信号、L(左)信号、R(右)信号などのアナログ信号に変換されて、オーディオ出力信号AOとして出力される。

## 【0047】

なお、図3に示したVCO16は、データの基準クロックを生成し、13.5MHzのクリスタル発振周波数を2倍し、27MHzの基準クロック周波数をMPEGデコーダ7およびNTSCエンコーダ8に供給している。



【 0 0 4 8 】

なお、コンポジット信号のビデオ出力信号VOは、図3に示したアンプ17により信号レベルを2倍に増幅され（6dB）、75オームで終端されて、外部出力端子5からライン出力される。

【 0 0 4 9 】

さらに、図3に示す出力ユニット30にも、コンポジット信号のビデオ出力信号VOは供給され、コントローラ32で垂直および水平のタイミングを調整されてLCD3に出力される。

【 0 0 5 0 】

なお、LCD3におけるメニュー画面等のOSD表示は、MPEGデコーダ7の内部に搭載されるOSD出力部14を用いて行われている。

【 0 0 5 1 】

また、アナログのオーディオ出力信号AOは、図3に示したLPF18でノイズを除去され、外部出力端子5からライン出力される。

【 0 0 5 2 】

さらに、図3に示す出力ユニット30にも、アナログのオーディオ出力信号AOは供給され、電子ボリューム34およびアンプ33で音声信号レベルを可変増幅されて、スピーカ4へ出力される。

【 0 0 5 3 】

なお、電子ボリューム34は、外部のリモートコントローラからの操作により、リモートコマンド20を介してマイクロコンピュータ6がレベル制御を行っている。

【 0 0 5 4 】

また、図3に示したように、タイマユニット23を設けて、タイマーIC24のタイマー機能を電気2重層コンデンサ25にて電源電圧のバックアップをさせている。

【 0 0 5 5 】

また、タイマーIC24の電源電圧は、電気2重層コンデンサ25でバックアップされ、マイクロコンピュータ6からの現在時刻、アラームなどのタイマーの

各設定は、このタイマー I C 2 4 自体がバックアップ期間中のみ記憶している。

【 0 0 5 6 】

なお、タイマー I C 2 4 によるタイマー動作は、例えば、開店時間（例えば午前 1 0 時）2 分前の時間になったら、動作を開始して L C D 3 に再生動画像を表示し、閉店時間（午後 8 時）になったら再生を停止するなどである。

【 0 0 5 7 】

また、タイマユニット 2 3 を設けないときにも、マイクロコンピュータ 6 自体がタイマー機能を有していればこの機能を用いるようにしてもよい。

【 0 0 5 8 】

図 7 は、識別符号としての顧客コードの設定動作を示す図である。

図 7 において、情報再生装置 1 は、板状半導体メモリ 2 に予めパーソナルコンピュータなどを用いて書き込まれた顧客コードと、情報再生装置 1 の E E P R O M 2 2 に予め設定されている顧客コードとの一致を検出し、両者の顧客コードが一致しなければ再生動作を開始しないプロテクト機能を有している。

【 0 0 5 9 】

なお、板状半導体メモリ 2 への顧客コードの設定は、パーソナルコンピュータなどを用いて書き込まれる。

【 0 0 6 0 】

また、図 7 に示すように、情報再生装置 1 への顧客コードの設定は、8 ビットスイッチ 2 1 や外部のリモートコントローラからの操作により、リモートコマンド 2 0 を介してマイクロコンピュータ 6 へ設定データが入力され、マイクロコンピュータ 6 から E E P R O M 2 2 にデータが設定される。なお、E E P R O M 2 2 に設定されたデータは、電源を切っても、消滅することなく記憶される。

【 0 0 6 1 】

図 7 において、電源が投入されると、マイクロコンピュータ 6 は、E E P R O M 2 2 に記憶された顧客コードを読み出し、板状半導体メモリ 2 内から読み出された圧縮データ内に付加された顧客コードと照合する。

【 0 0 6 2 】

そして、マイクロコンピュータ 6 は、合致したときのみ再生動作を開始し、合

致しないときは、OSD出力部14を用いてLCD3にエラーメッセージを表示させる。

【0063】

また、図7に示したと同様に、LCD3の画質調整も、8ビットスイッチ21や外部のリモートコントローラからの操作により、リモートコマンド20を介してマイクロコンピュータ6へ調整データが入力され、マイクロコンピュータ6からEEPROM22に調整データが設定される。

【0064】

なお、顧客コード数は、例えば、情報再生装置1および板状半導体メモリ2を製造するメーカーや、これらを販売またはリースする商社や、これらを配置する店頭毎に、プロテクト機能を設けるように設定すればよい。例えば、2ビットで0～FFを割り当てれば、256個設定可能である。

【0065】

このようにして、例えば、メーカーは工場出荷時に、情報再生装置1および板状半導体メモリ2に対して、一律に現状での使用を禁止する工場コードを設定しておく。

【0066】

そして、情報再生装置1および板状半導体メモリ2を購入した商社やリース会社は、自社の顧客コードを書き込み各店頭に配置する。これにより、情報再生装置1は、顧客コードが一致したときのみ再生を行う。

【0067】

また、新商品のデモンストレーション用、またはサービス用として、図3に示した8ビットスイッチ21を用いてすべての顧客コードに対して再生を可能とするようにしても良い。

【0068】

図8は、プロテクトデータ構造を示す図である。図8に示すデータ構造は、MPEG1フォーマットに準拠している。

【0069】

図8Aは、通常のMPEGデータを示し、通常のMPEGデータは、パックヘ

ッダ 80、システムヘッダ 81、データパケット 82、83、・・・、終了コード 84 からなる。

【0070】

図 8B は、本実施の形態に適用される電子 POP (Point Of Purchase) 用 MPEG データを示し、通常の MPEG データは、パックヘッダ 80、システムヘッダ 81、プライベートストリームパケット 85、データパケット 82、83、・・・、終了コード 84 からなる。

【0071】

このプライベートストリームパケット 85 が、顧客コード書き込み領域 86 となる。本実施の形態の情報再生装置 1 の MPEG デコーダ 7 は、このプライベートストリームパケット 85 を検出して、マイクロコンピュータ 6 がプライベートストリームパケット 85 の顧客コード書き込み領域 86 に書き込まれた顧客コードを読み出して、EEPROM 22 に設定された顧客コードとを照合する。

【0072】

なお、上述した情報再生装置 1 の構成はあくまでも一例であり、これに限定されるものではない。つまり、板状半導体メモリ 2 に対応してデータの再生が可能な構成を採る限りは、どのようなタイプの電子機器とされていても構わないものである。

【0073】

〔板状半導体メモリの外形形状〕

次に、本例の記憶媒体である、板状半導体メモリの外形形状について説明する。

板状半導体メモリは、例えば板状の筐体内部に例えば所定容量のメモリ素子を備える。本例としては、このメモリ素子としてフラッシュメモリ (Flash Memory) が用いられるものである。

【0074】

筐体の正面下部から底面側にかけて例えば複数個の電極を持つ端子部が形成されており、この端子部から、内部のメモリ素子に対する読出又は書込動作が行われる。筐体の平面方向の左上部は切欠部とされる。この切欠部は、この板状半導

体メモリを、例えば情報再生装置本体側の着脱機構へ装填する際などに挿入方向を誤ることを防止するためのものとなる。さらに底面側には、記憶内容の誤消去を防止する目的のスライドスイッチが形成されている。なお、本実施の形態に適用される板状半導体メモリ2は、例えば、板状面積55ミリメートル×55ミリメートル以下に対応する。

【0075】

[板状半導体メモリのフォーマット]

[メモリファイルシステム処理階層]

続いて、板状半導体メモリを記憶媒体とするシステムにおけるフォーマットについて簡単に説明していく。

板状半導体メモリを記憶媒体とするシステムのファイルシステム処理階層としては、アプリケーション処理層の下に、順次、ファイル管理処理層、論理アドレス層、物理アドレス層、フラッシュメモリアクセスがおかれる。

【0076】

なお、記録データファイルまたは再生データファイルの記録または再生処理については、アプリケーション処理層、ファイル管理処理層、論理アドレス層、物理アドレス層、フラッシュメモリアクセスがすべて使用される。

【0077】

[物理的データ構造]

板状半導体メモリ内の記憶素子である、フラッシュメモリの物理的データ構造を説明する。

フラッシュメモリとしての記憶領域は、セグメントという固定長のデータ単位が大元となる。このセグメントは、1セグメントあたり4MB（メガバイト）或いは8MBとして規定されるサイズであり、1つのフラッシュメモリ内におけるセグメント数は、そのフラッシュメモリの容量に依存して異なってくる。

【0078】

また、フラッシュメモリの容量は、16MB、32MB、64MB、最大の128MBである。

【0079】

## 〔物理アドレス及び論理アドレスの概念〕

各ブロックに対しては物理アドレスが付される。この物理アドレスはメモリにおけるブロックの物理的な配列順に従って決まるもので、或るブロックとこれに対応付けされた物理アドレスとの関係は不変となる。

## 【 0 0 8 0 】

ここで、ブロックデータの記憶されている使用ブロックと、ブロックデータが消去（即ち、未記録領域）された未使用ブロックとがある。

## 【 0 0 8 1 】

そして、論理アドレスは、ブロックに対して書き込まれたデータに付随するようにして割り振られるアドレスとされる。

## 【 0 0 8 2 】

ここで、上記状態から、物理アドレスに格納されているデータの更新として、内容の書き換え又は一部消去を行うとする。このような場合、フラッシュメモリのファイルシステムでは、同じブロックに対して更新したデータを再度書き込むことはせずに、未使用のブロックに対してその更新したデータを書き込むようにされる。

## 【 0 0 8 3 】

そして、データ更新前の状態では更新前の物理アドレスに対応していた論理アドレスが、更新されたデータが書き込まれたブロックの更新後の物理アドレスに対応するように、論理アドレスについての変更を行うものである。

## 【 0 0 8 4 】

つまり、物理アドレスはブロックに対して固有に付されるアドレスであり、論理アドレスは、一旦ブロックに対して書き込まれたデータに付随するようにしてついて回る、ブロック単位の書き込みデータに固有となるアドレスであるとみることができる。

## 【 0 0 8 5 】

## 〔論理－物理アドレス変換テーブル〕

上記説明から分かるように、ブロックのスワップ処理が行われることで、物理アドレスと論理アドレスの対応は変化する。従って、フラッシュメモリに対する

データの書き込み及び読み出しのためのアクセスを実現するには、物理アドレスと論理アドレスとの対応が示される論理－物理アドレス変換テーブルが必要となる。

【 0 0 8 6 】

[板状半導体メモリのファイル構造]

[ディレクトリ構成]

次に、板状半導体メモリ 2 に記憶されるファイル構造について説明していく。

まずディレクトリ構成例を示す。

【 0 0 8 7 】

図 9 は、板状半導体メモリのディレクトリを示す図である。

上述したように、板状半導体メモリで扱うことのできる主データとしては、動画データ、静止画データ、音声データ（ボイスデータ）、HiFi オーディオデータ（音楽用データ）、制御用データなどがある。このためディレクトリ構造としては、図 9 に示すように、ルートディレクトリ 9 0 から、「MEMSTICK . i n d」（板状半導体メモリ用ファイル）9 1、「DCIM」（静止画ファイル格納用ディレクトリ）9 2、「VOICE」（音声ファイル格納用ディレクトリ）9 3、「HIFI」（音楽ファイル格納用ディレクトリ）9 4、「MS x x x」（メーカーファイル（動画）格納用ディレクトリ）9 5、「MOVIE」（動画ファイル格納用ディレクトリ）9 6、「DATA」（情報ファイル格納用ディレクトリ）9 7、が配される。

【 0 0 8 8 】

特に、「MS x x x」（メーカーファイル（動画）格納用ディレクトリ）9 5 のサブディレクトリとして、「SMOO」（商社ファイル格納用ディレクトリ）9 8 が配され、「SMOO」（商社ファイル格納用ディレクトリ）9 8 のサブディレクトリとして、「PATCH」（制御プログラム格納用ディレクトリ）9 9、が配される。

【 0 0 8 9 】

さらに、「SMOO」（商社ファイル格納用ディレクトリ）9 8 には、「・ ・ ・ ・ ・ m p g」（店頭別動画ファイル）1 0 1 が配され、さらに「・ ・ ・ ・ ・ m

p g」(商品別動画ファイル) 1 0 2 (商品に応じて 1 0 3 ~ 1 0 6 が設けられる) が配される。

【 0 0 9 0 】

さらに、「P A T C H」(制御プログラム格納用ディレクトリ) 9 9 には、「  
..... m o t」(制御プログラムファイル) 1 0 0 が配される。

上述した本実施の形態によれば、板状半導体メモリ 2 を用いて、圧縮画像データとして広告動画データの特定の装置 1 に対する入れ替えを行うことが可能となる。

【 0 0 9 1 】

板状半導体メモリ 2 は電氣的に圧縮動画データを記録しているので、装置 1 内部に再生のための可動部を含む機構部が不要となるため、可動部の劣化がなく、しかも、機構部が不要なので小型化が可能となる。

【 0 0 9 2 】

また、板状半導体メモリ 2 は電氣的に圧縮動画データを記録しているので、圧縮動画ファイルデータの劣化がないため、連続再生に適するため、データ再生の信頼性が向上する。

【 0 0 9 3 】

また、板状半導体メモリ 2 は電氣的に圧縮動画データを記録しているので、データの書き換えが容易に行える。

【 0 0 9 4 】

さらに、制御プログラムを板状半導体メモリ 2 を用いて更新できるので、装置 1 のプログラムのバージョンアップを簡単に行うことができる。

【 0 0 9 5 】

また、制御プログラムにより、装置 1 の L C D 3 の画質調整を複数項目にわたって行うことができる。

【 0 0 9 6 】

また、制御プログラムにより、装置 1 内部のマイクロコンピュータ 6 に対して動的に機能させて、故障したプログラム自体を書き換えることができ、故障対策に適用することができる。



【 0 0 9 7 】

さらに、板状半導体メモリ 2 を、装置 1 内部のマイクロコンピュータ 6 の制御データ格納用の増設 ROM として用いることができる。

【 0 0 9 8 】

また、装置 1 に設定メニュー画面を OSD 出力部 1 4 を用いて LCD 3 に表示させて、装置 1 側顧客コードを設定し、板状半導体メモリ 2 の圧縮動画ファイルデータに装置 1 側顧客コードに 1 対 1 に対応させてメモリ側顧客コードを設定して、両者の一致を検出することにより、プロテクト機能を実行することができる。

【 0 0 9 9 】

また、板状半導体メモリ 2 に圧縮動画ファイルデータを複数記憶させて、順番を決めておいて、または順不同に再生することにより、プログラム再生を実行することができる。

【 0 1 0 0 】

さらに、タイマーユニット 2 3 を用いて、午前、または午後における再生時間帯を決めておいて、タイマー機能を実行することができる。

【 0 1 0 1 】

また、板状半導体メモリ 2 から圧縮動画ファイルデータはリアルタイム再生されるので、バッファメモリは不要であるが、SRAM 1 2 を設けることにより、装置 1 の着脱部から板状半導体メモリ 2 を外しても再生が可能となる。

【 0 1 0 2 】

また、装置 1 の板状半導体メモリ 2 に対する着脱部を 2 つ設けることにより、2 つの板状半導体メモリ 2 から交互に動画データを連続することが可能となる。

【 0 1 0 3 】

また、本実施の形態の情報再生装置 1 に適用される記録媒体としては、図 1 のような板状半導体メモリ 2 に限定されるものではなく、他の外形形状とされた固体メモリ媒体（メモリチップ、メモリカード、メモリモジュール等）でも構わない。

【 0 1 0 4 】

また、これまで説明したファイルシステムのフォーマットも、例えば実際に応じてその細部の規定などは変更されて構わない。

【 0 1 0 5 】

更には、フラッシュメモリ容量のバリエーションも上述したものに限定されるものではない。もちろん、本実施の形態の記録媒体のメモリ素子はフラッシュメモリに限られず、揮発性の他の種のダイナミック（D）RAM、スタティック（S）RAM等のメモリ素子でもよい。

【 0 1 0 6 】

【発明の効果】

本発明の情報再生装置では、板状記録媒体を用いて繰り返し動画再生を行うことにより、装置を小型化することができ、電氣的記録であるため信頼性に優れた繰り返し動画再生を実現することができ、何度再生を行っても記録媒体内のデータが劣化することがなく、しかも、電子POP等に用いた場合、可動部を含む機構部がないため、機構部の劣化もないことから、メンテナンス費用を軽減することができ、設置空間も広くとる必要がないという効果を奏する。

【 0 1 0 7 】

さらに、板状記録媒体を用いるため、携帯性に優れた装置を実現することができるという効果を奏する。

【 0 1 0 8 】

また、板状記録媒体から装置の制御プログラムの更新が可能のため、装置を解体することなく出荷後のバージョンアップや不良対応が可能となるという効果を奏する。

【 0 1 0 9 】

また、板状記録媒体から装置への制御プログラムを用いて、装置にない制御指令を実行することができ、装置内部の制御状態を調査してバージョン番号をOSD機能を用いて文字データを画像データに合成させて表示手段に表示させることが可能となるという効果を奏する。

【 0 1 1 0 】

また、任意の順序で複数の上記画像データを再生することにより、プログラム

再生を実行することが可能で、さらにタイマー動作も可能となるという効果を奏する。

【 0 1 1 1 】

また、複数の板状メモリを交互に再生することにより、長時間の連続再生を可能とすることができるという効果を奏する。

【 0 1 1 2 】

さらに、装置と板状記録媒体とを 1 対 1 に対応させて識別符号を付与することで、特定の使用者や、特定のファイルを対象にして再生動作を行わせることが可能となるという効果を奏する。

【図面の簡単な説明】

【図 1】

本実施の形態の情報再生装置の外観図である。

【図 2】

情報再生装置の構成を示すブロック図である。

【図 3】

情報再生装置の詳細な構成を示すブロック図である。

【図 4】

OSD デコーダの出力部を示す図である。

【図 5】

再生データの転送タイミングの調整部を示す図である。

【図 6】

オーディオおよびビデオ出力部を示す図である。

【図 7】

顧客コードの設定動作を示す図である。

【図 8】

プロテクトデータ構造を示す図であり、図 8 A は通常の M P E G データ、図 8 B は電子 P O P 用 M P E G データである。

【図 9】

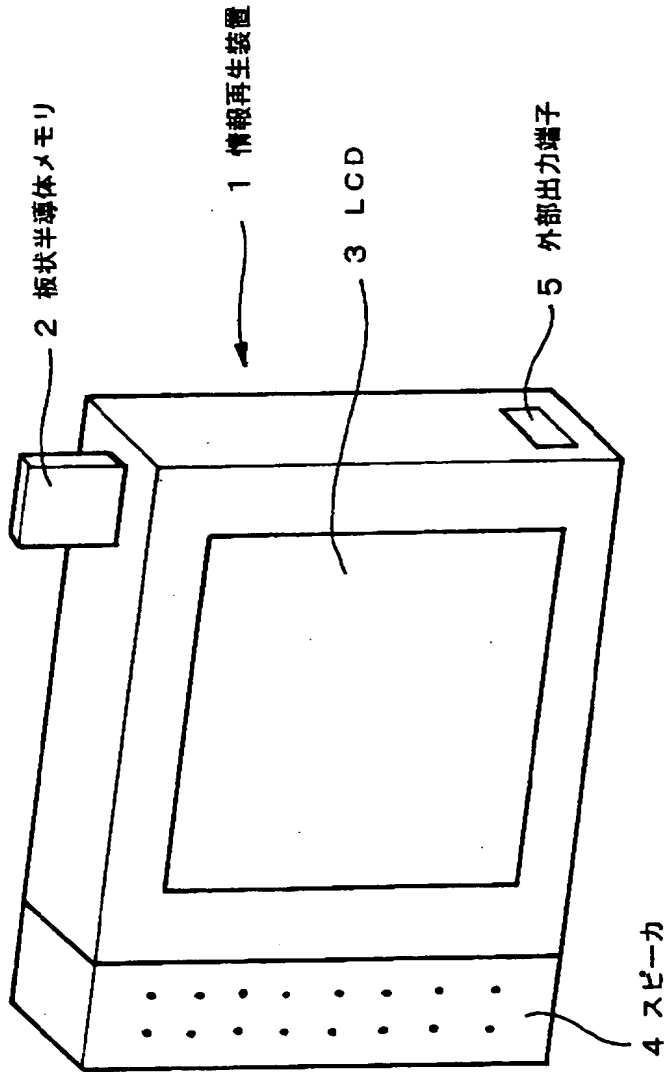
板状半導体メモリのディレクトリを示す図である。

【符号の説明】

1 ……情報再生装置、 2 ……板状半導体メモリ、 3 ……L C D、 4 ……スピーカ  
、 5 ……外部出力端子、 6 ……マイクロコンピュータ、 7 ……M P E Gデコーダ  
、 8 ……N T S Cエンコーダ、 9 ……D / Aコンバータ

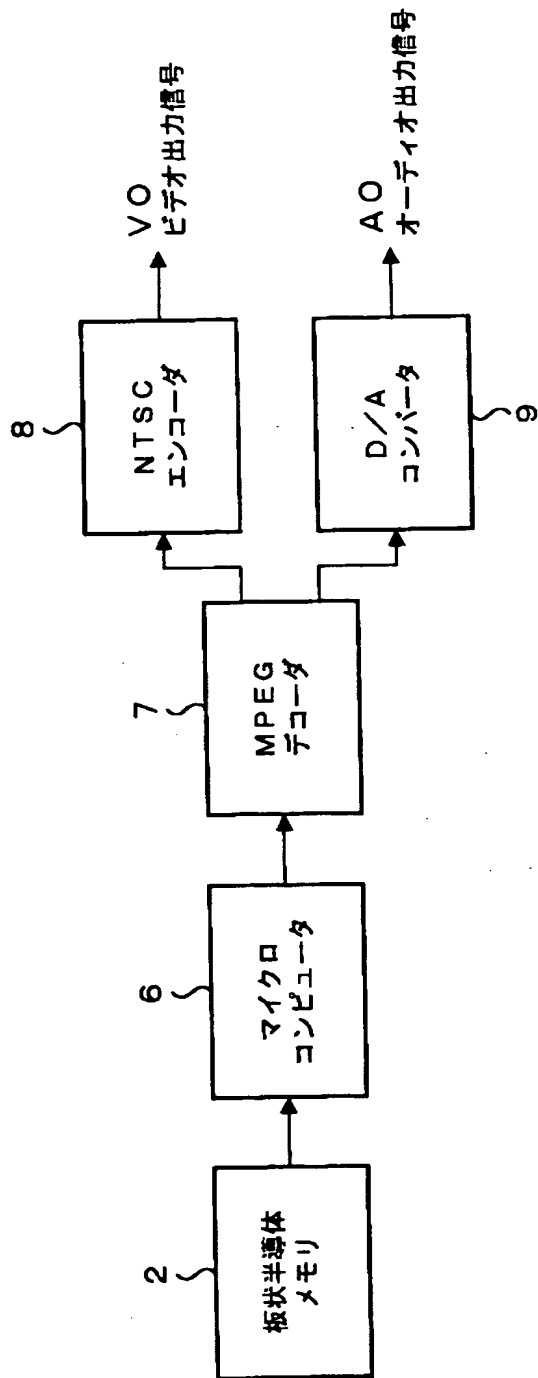
【書類名】 図面

【図1】



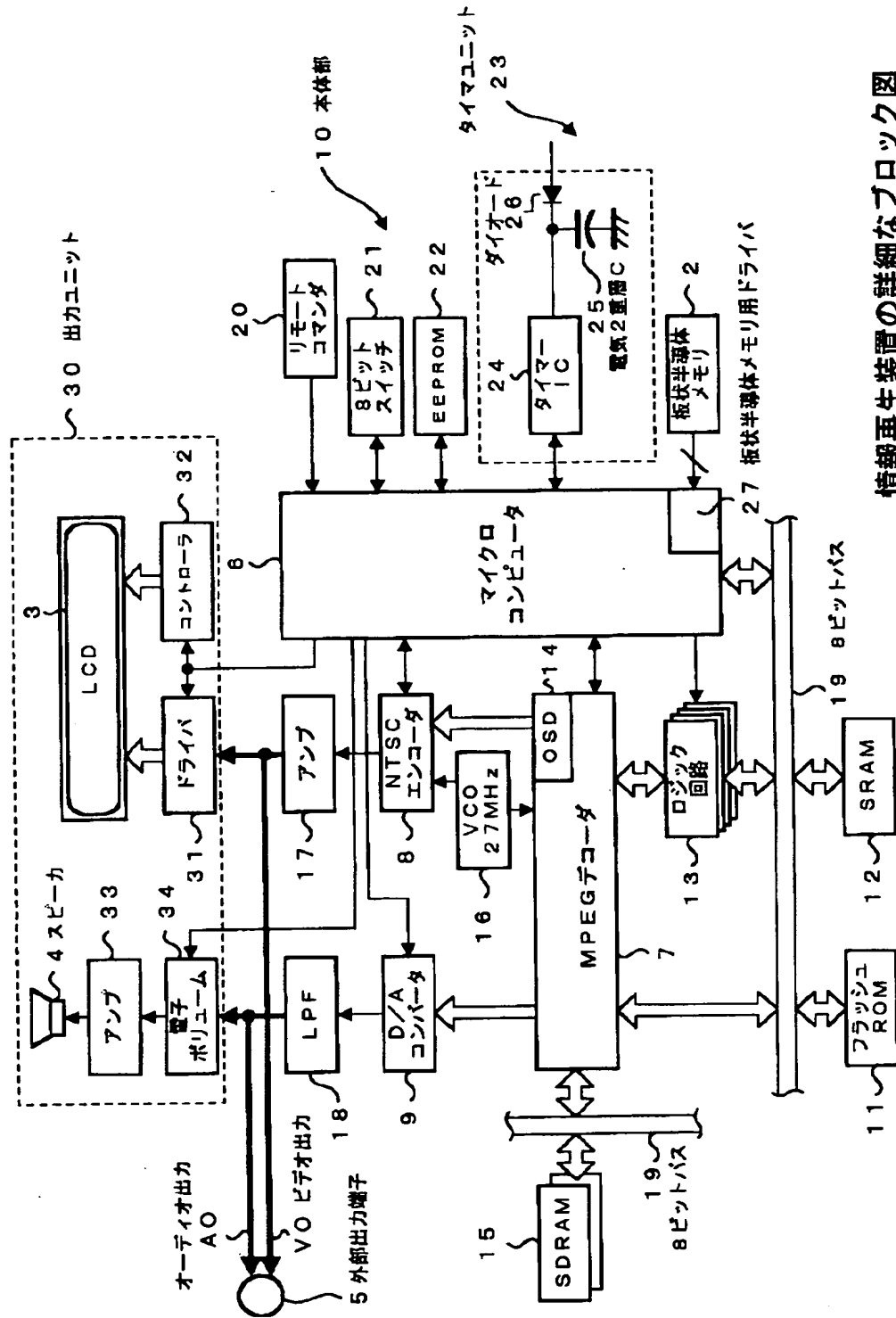
本実施の形態の情報再生装置の外観図

【図 2】



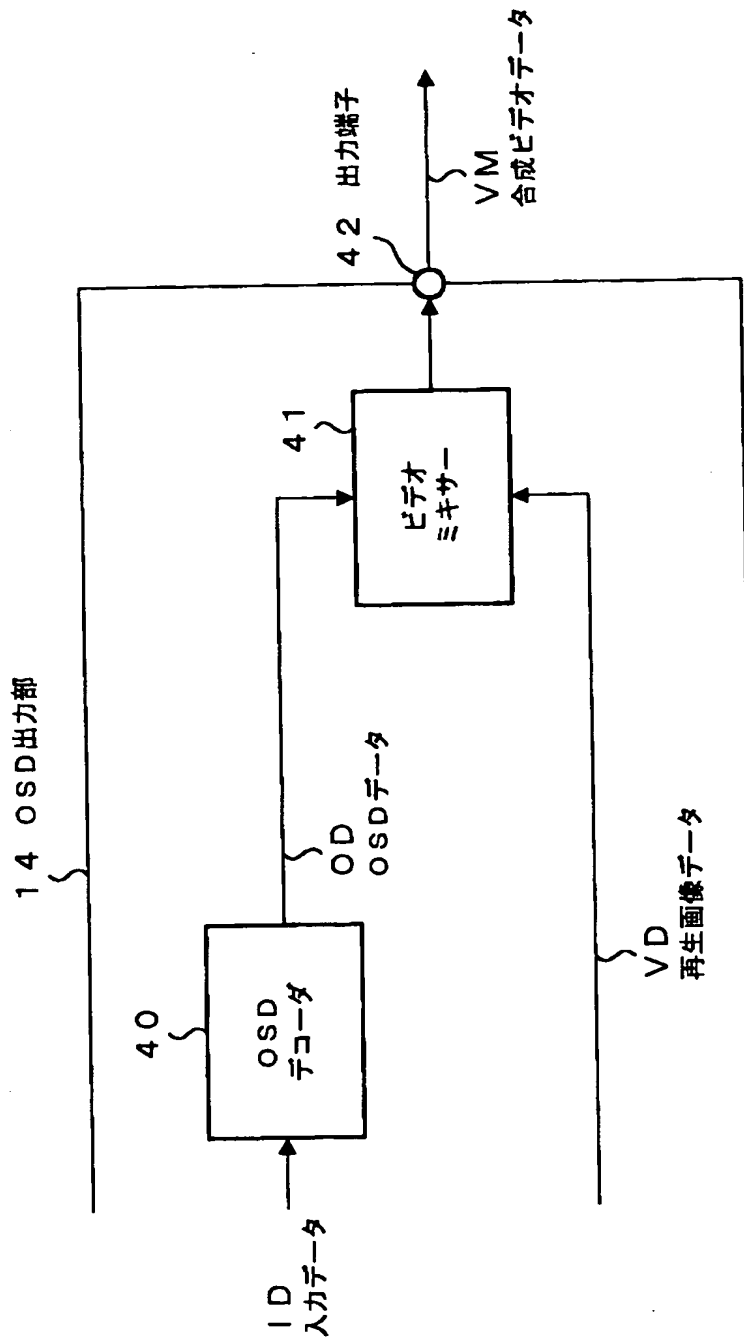
情報再生装置の構成を示すブロック図

【図 3】



## 情報再生装置の詳細なブロック図

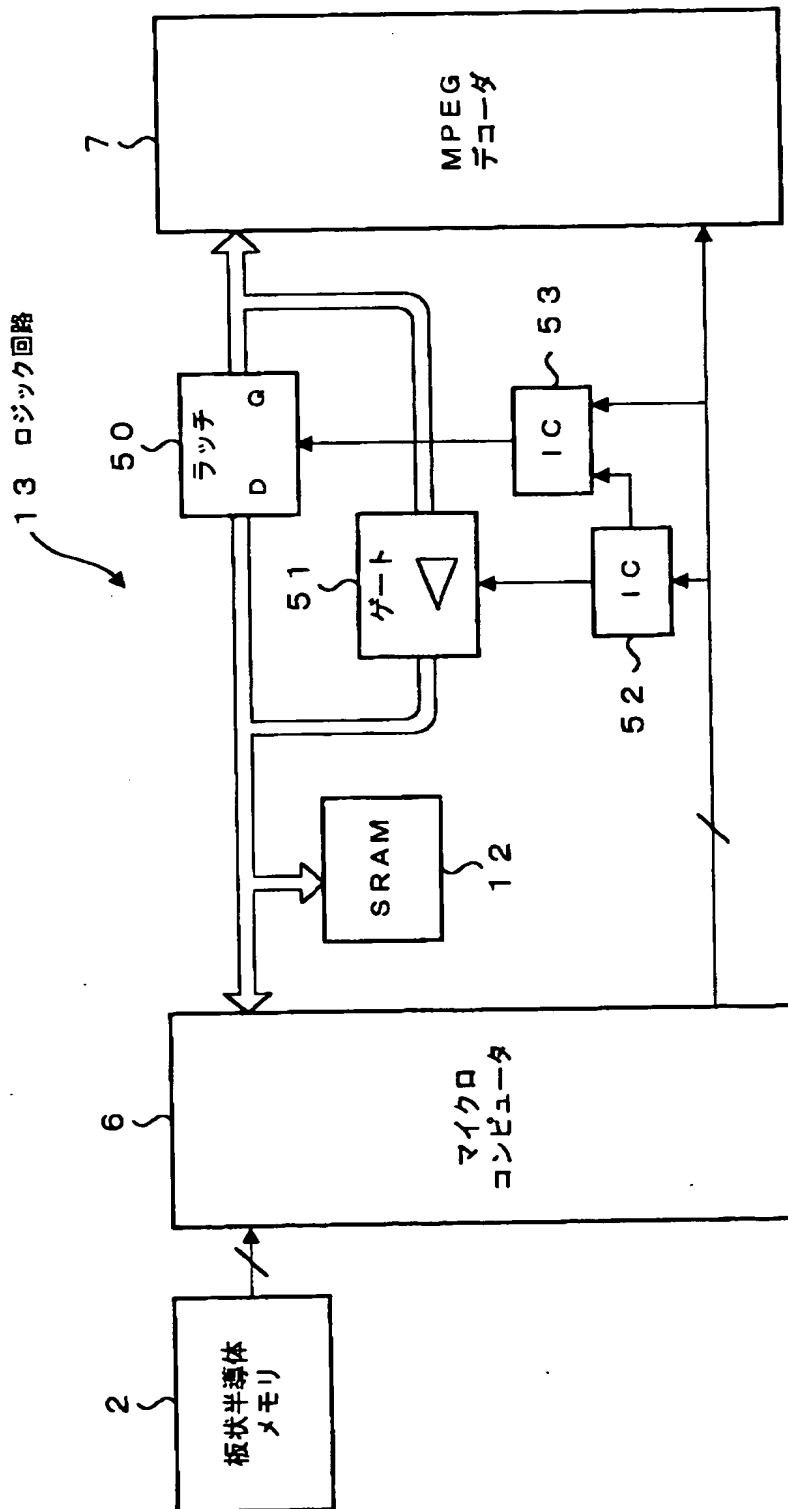
【図 4】



OSDデコーダの出力部を示す図

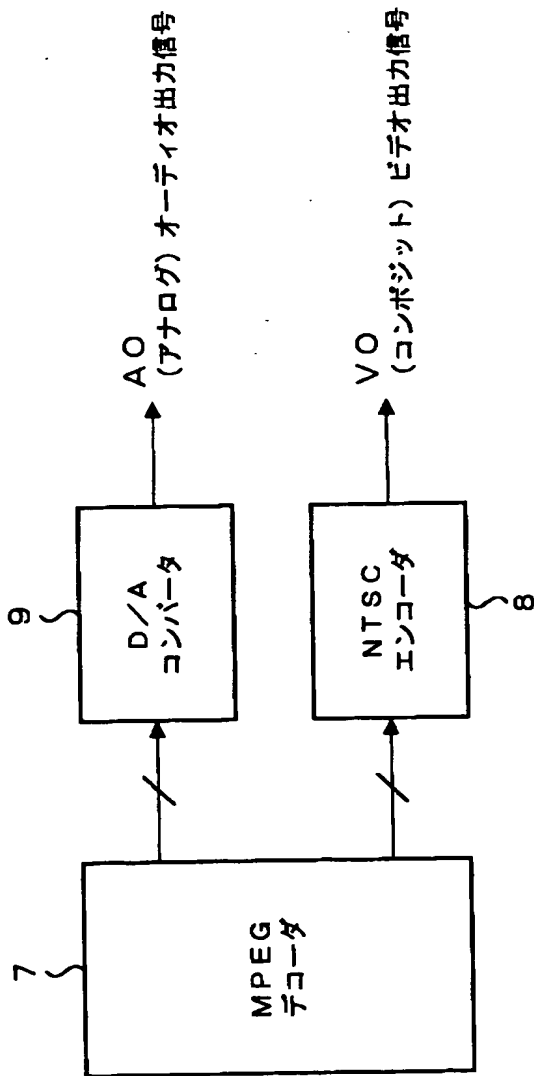


【図 5】



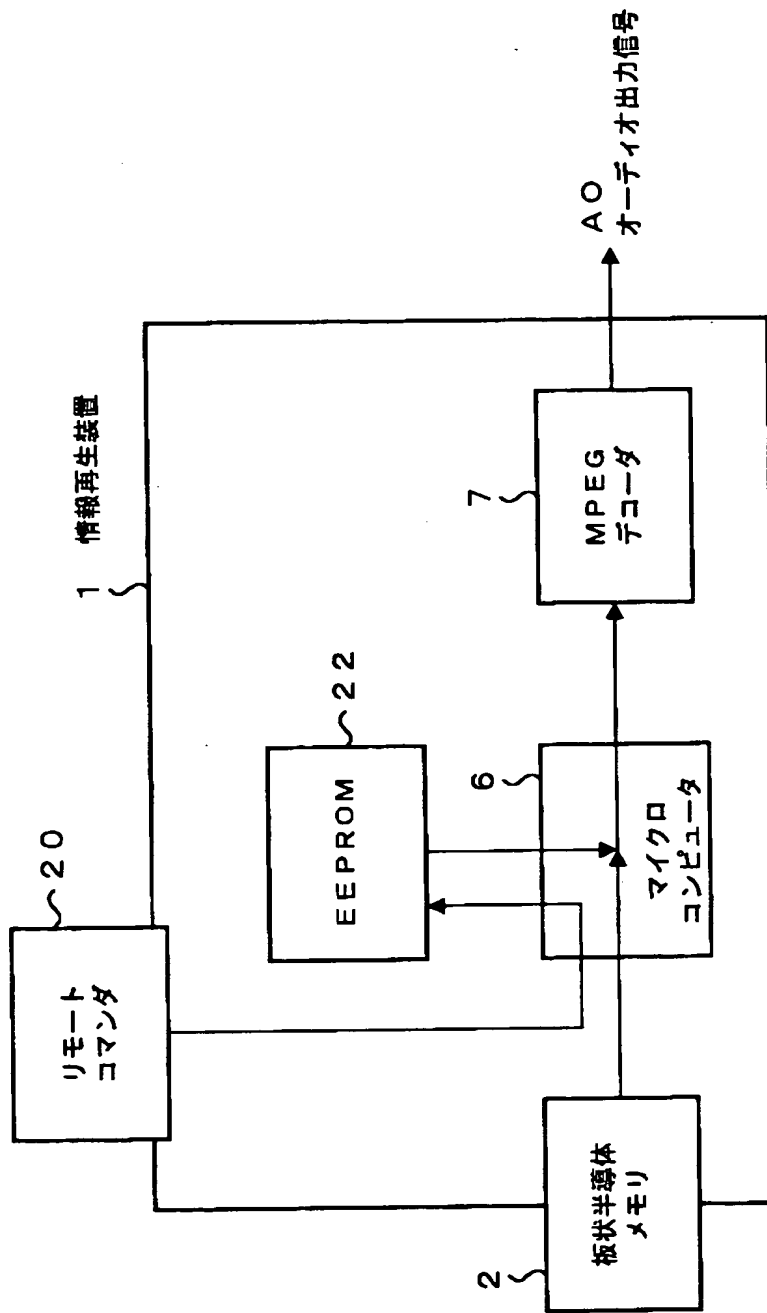
再生データの転送タイミングの調整部を示す図

【図 6】



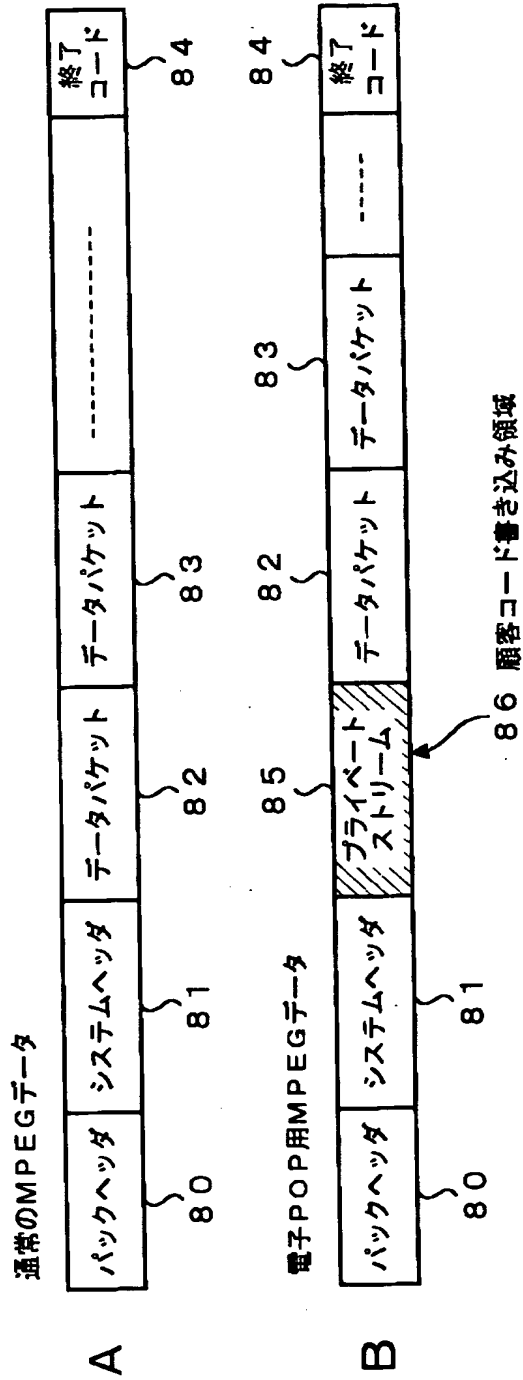
オーディオおよびビデオ出力部を示す図

【図 7】



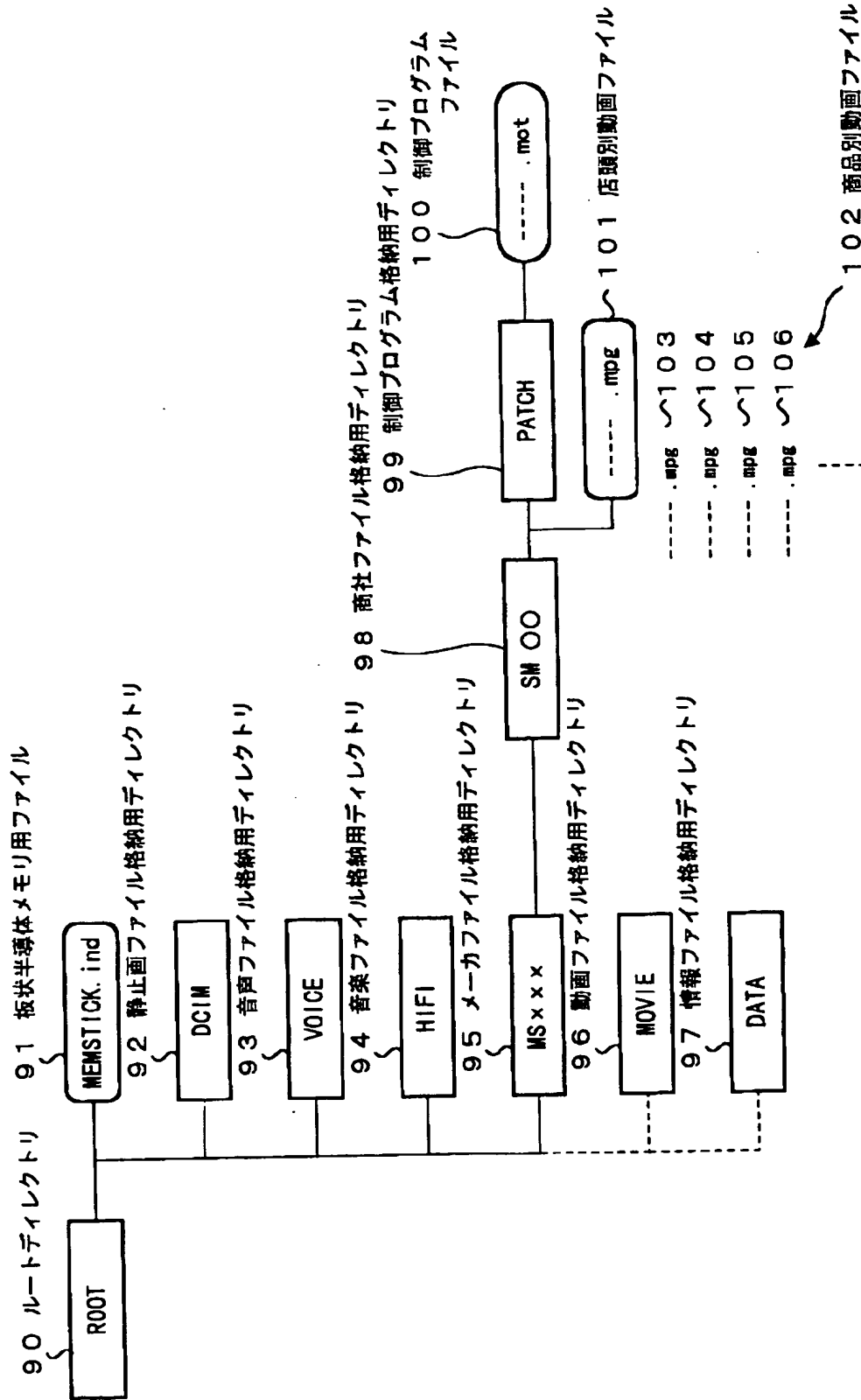
顧客コードの設定動作を示す図

【図 8】



プロテクトデータ構造を示す図

【図9】



板状半導体メモリのディレクトリを示す図

【書類名】 要約書

【要約】

【課題】 装置の小型化および再生データの信頼性の向上を図る。

【解決手段】 情報再生装置は、本体に対して着脱可能に設けられ、所定の圧縮動画ファイルデータを電氣的に記録した板状半導体メモリ 2 と、本体に設けられ、圧縮動画ファイルデータを読み出して伸張処理を施す M P E G デコーダ 7 と、本体に設けられ、伸張された再生画像データを所定の出力方式の画像データに変換する N T S C エンコーダ 8 と、本体または外部に設けられ、画像データを所定表示領域に表示する L C D と、画像データを圧縮動画ファイルデータに基づいて所定単位毎に繰り返し再生するマイクロコンピュータ 6 とを備える。

【選択図】 図 2

出 願 人 履 歴 情 報

識別番号 [000002185]

1. 変更年月日	1990年 8月30日
[変更理由]	新規登録
住 所	東京都品川区北品川6丁目7番35号
氏 名	ソニー株式会社